Institute Of Home Economics
University of Delhi

Consolidated Attendance Report - 2018-19 (Cum-Mega)

Prepared On : 01/04/2019

Category : All
Program : BSc (HE)

Semester : Sixth
Course Type : All

Attendance From : 01-01-2019
Attendance Till : 31-03-2019

Roll No	Student Name	Div Name	Lab Attendance			Classroom Attendance			Tutorial Attendance			Total Attendance			Sociology Theory			Sociology Practical Batch			Sociology Tutorial			Psychology Theory Lec			Psychology Practical Batch			Psychology Tutorial			Total		
			Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%	Held	Attd	%
17	AANCHAL TOMAR	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
18	AANCHAL VERMA	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
19	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
20	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
21	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
22	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
23	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
24	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
25	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
26	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
27	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
28	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
29	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
30	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
31	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
32	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
33	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
34	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
35	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
36	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
37	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
38	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
39	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
40	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
41	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
42	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
43	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
44	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
45	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
46	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
47	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
48	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
49	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
50	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
51	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
52	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
53	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
54	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
55	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
56	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
57	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
58	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
59	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
60	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
61	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
62	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
63	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
64	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
65	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
66	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
67	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
68	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
69	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
70	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
71	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
72	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
73	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
74	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
75	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
76	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
77	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
78	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
79	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
80	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
81	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
82	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
83	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
84	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
85	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
86	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
87	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
88	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
89	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
90	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
91	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
92	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
93	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
94	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
95	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
96	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
97	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
98	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
99	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
100	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
101	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
102	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
103	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
104	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
105	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
106	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
107	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
108	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
109	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
110	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
111	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
112	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
113	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
114	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
115	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
116	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
117	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
118	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
119	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
120	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
121	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
122	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
123	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
124	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
125	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
126	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
127	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
128	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
129	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
130	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
131	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
132	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
133	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
134	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
135	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
136	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
137	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
138	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
139	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
140	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
141	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
142	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
143	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
144	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
145	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
146	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
147	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
148	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
149	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
150	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
151	AANCHAL	BATCH	24	23	95.83	24	23	95.83	0	0	0	48	46	95.83				24	23	95.83													24	23	95.83
152	AANCHAL